

Module tampon DBUF20-24

24V/20 A



- Tamponnage avec des condensateurs électrolytiques au lieu d'une batterie au plomb
- Temps de tampon 350 ms pour 22 VDC/20 A
- Mode tampon sélectionnable par commutateur:
 - Mode fixe pour 22 VDC
 - Mode dynamique pour Vin-1 VDC
- Indicateur LED pour l'état du signal



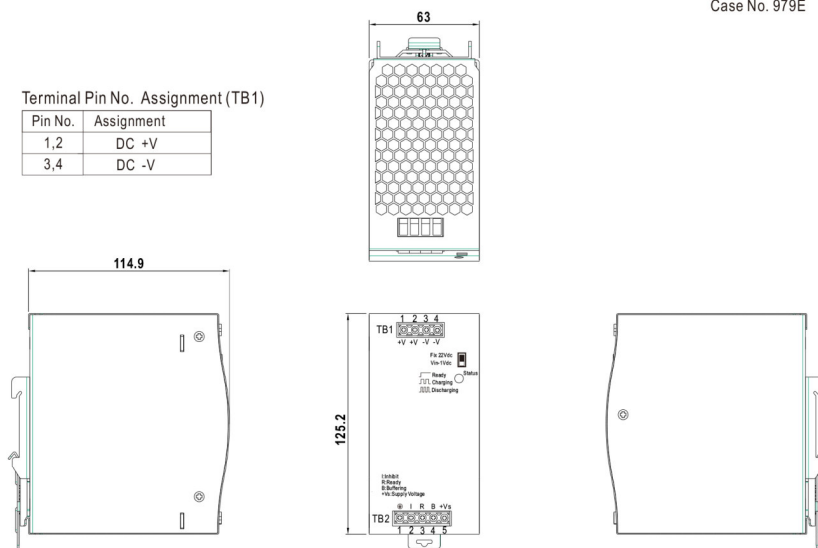
No. d'article	Type	Tension	Courant de sortie
2 081 200	DBUF20-24	24 VDC	20 A

Dimensions

Case No. 979E Unit:m

Terminal Pin No. Assignment (TB1)

Pin No.	Assignment
1,2	DC +V
3,4	DC -V



Terminal Pin No. Assignment (TB2)

Pin No.	Assignment
1	FG ⊕
2	Inhibit (I)
3	Ready (R)
4	Buffering (B)
5	Supply Voltage (+Vs)

Kategorie: 3F



Spécifications

Les spécifications suivantes sont valables pour des valeurs nominales, pleines charges et 25°C

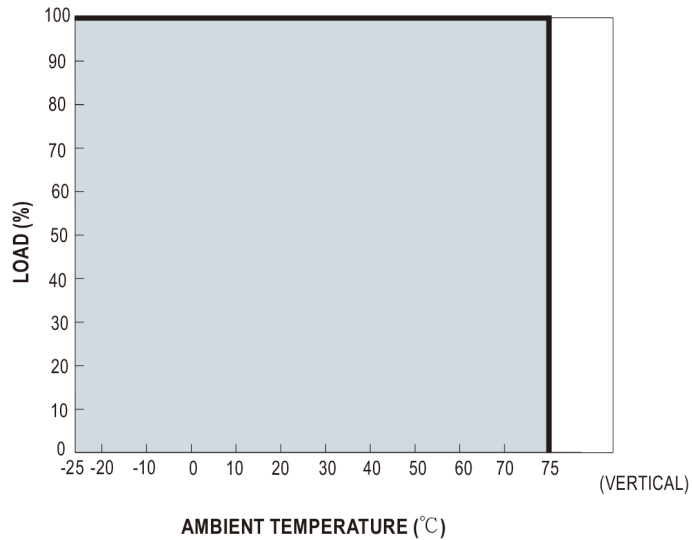
Mode de chargement	
Tension de service normale	24 VDC
Tension de charge	23-30 VDC
Courant de charge	900 mA max.
Consommation de courant en mode veille	100 mA max.
Temps de charge	15 s typique 25 s max.

Mode tampon			
Tension de service	22 VDC / Vin-1 VDC		
Tension de service	22-29 VDC		
Courant de sortie	0-20 A		
Ondulation	200 mVp-p		
Temps de mise en			
Courant de sortie	20 A	10 A	0.1 A
Typique	350 ms	700 ms	45 s
Minimum	250 ms	500 ms	30 s

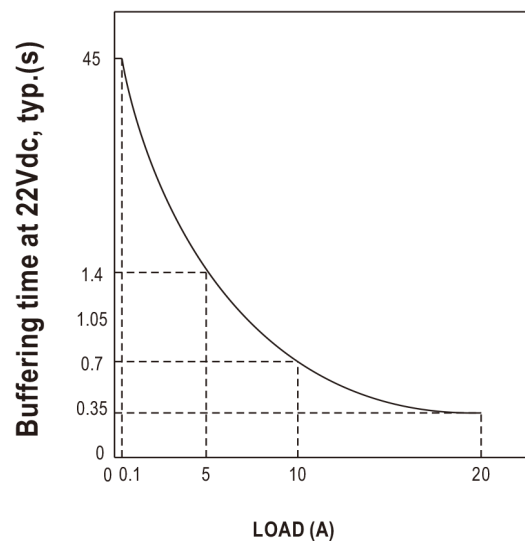
Sécurité	
Protection contre les surtensions	31~37.5 V
Protection contre les surcharges	105%~125%
Protection contre les courts-circuits	oui
TVS pour signaux (max.)	35 V
Protection contre l'inversion de polarité	oui

Spécifications générales	
Température de travail	-25~+75°C
Température de stockage	-25~+80°C
Vibration	Composant: 10 ~ 500 Hz, 2G 10 min. / 1 cycle, 60
Coefficient de	±0.03%/°C (0 ~75°C)
Test de choc	IEC60068-2-27 ,30G
Sécurité	IEC62368-1 ,UL62368-1
EMC-Emission	
Conducted	BS EN/EN55032 Class B
Radiated	BS EN/EN55032 Class B
EMC Immunity	
ESD	BS EN/EN61000-4-2, Level Level 3, 8KV contact
Radiated	BS EN/EN61000-4-3, Level
EFT/Burst	BS EN/EN61000-4-4, Level
Surge	BS EN/EN61000-4-5, Level 1KV/Line-Line 2KV/Line-Line-FG
Conducted	BS EN/EN61000-4-6, Level
Magnetic Field	BS EN/EN61000-4-8, Level
Résistance d'isolation	IP/OP-FG:2.2 kVDC
Résistance d'isolation	IP/OP-FG>100M Ohms/ 500 VDC / 25°C / 70% RH
MTBF	164.8K hrs min. MIL-HDBK-217F (25°C)
Montage	sur rail DIN
Dimensions	63 x 125.2 x 114.9 mm
Poids	1.062 kg

Derating Curve



Buffering Curve



Fonction

Sélectionnable par interrupteur

Fixe 22 VDC

La mise en mémoire tampon commence lorsque la tension descend en dessous de 22 VDC.

Vin - 1 VDC

La mise en mémoire tampon commence lorsque la tension chute de < 1 VDC.

Contrôle

Inhibit(I)

+Vs-V(I) < 6 VDC ; module tampon ON
 +Vs-V(I) > 10 VDC ; module tampon OFF
 35 VDC/4 mA Charge max.

Signaux

Prêt (R)

Chargé prêt : V(R) > +Vs-2 VDC
 Non prêt : V(R) < 1 VDC
 35 VDC/10 mA Charge max.

Mise en mémoire tampon (B)

Mise en mémoire tampon : V(B) > +Vs-2 VDC
 Autre mode : V(B) < 1 VDC
 35 VDC/10 mA Max.

Tension d'alimentation (+VS)

Indication d'état par LED

10-35 VDC/10 mA (connecté à +V ou tension externe)

ON

Prêt

OFF

Décharge

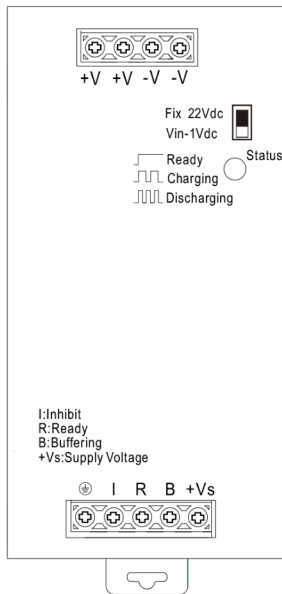
clignotant

1 Hz Charge

10 Hz Mise en mémoire tampon

Function Manual

1. User Elements



Back-up Threshold Voltage Selectable by Switch:

Option 1: Fixed mode (Switch in Fix 22Vdc)

The unit switches to buffer mode as soon as the voltage falls below 22Vdc.

Option 2: Dynamic mode (Switch in Vin-1Vdc)

Unit switches to buffer mode when input voltage decreases by 1Vdc.

Note: Factory setting is fixed mode.

LED Indicator Status:

LED OFF: Capacitors are discharged.

LED ON: Capacitors are fully charged.

LED Flashing slowly (1Hz): Capacitors are getting charged.

LED Flashing quickly (10Hz): Capacitors are getting discharged.

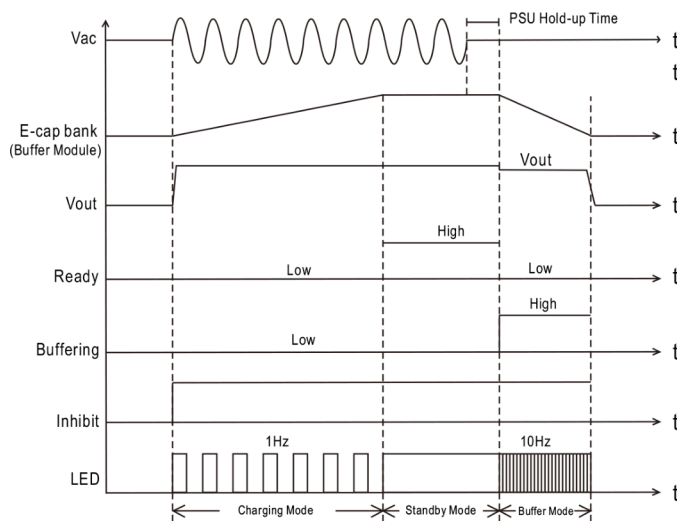
Signal Connector:

- Inhibit, +Vs - V(I) < 6Vdc: Buffer module ON; +Vs - V(I) > 10Vdc: Buffer module OFF.

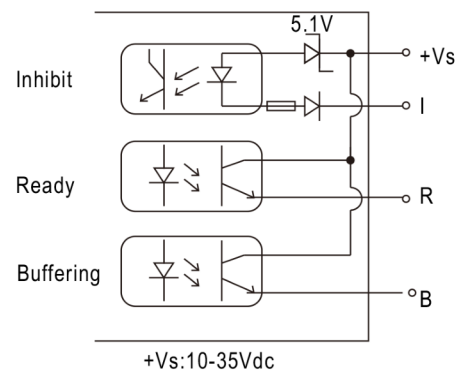
- Ready, Charged ready: V(R) > +Vs - 2Vdc; Unready: V(R) < 1Vdc.

- Buffering, Buffering: V(B) > +Vs - 2Vdc; Other mode: V(B) < 1Vdc.

2. Operating Diagram



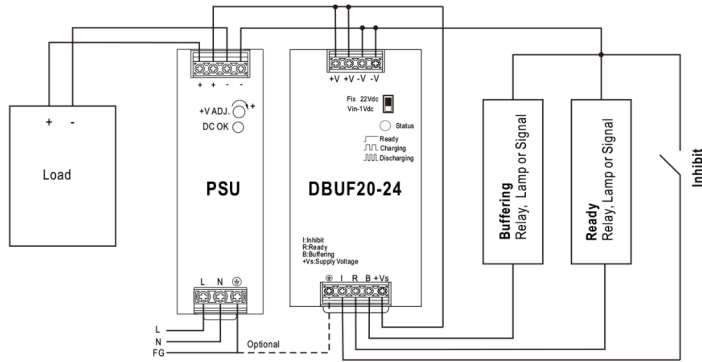
3. Signal Schematics



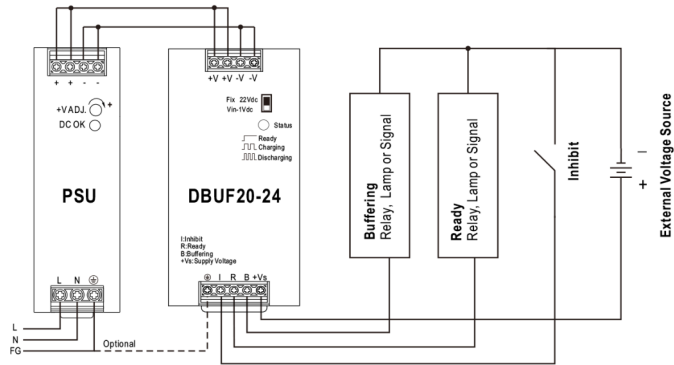
(+Vs can be connected to DBUF20 "+V" or external voltage source, Please refer to "Typical Application Notes")

Emplois typiques

1. General wiring diagram



2. Signals supplied from an external voltage



3. Paralleling of buffer units

