

DC/DC Wandler DDR-30

30 W



- Schlankes Design mit 35 mm
- Kurzschluss-, überlast- und überspannungsfest
- Eingangsseitig verpolsicher und unterspannungsfest
- Eingangsspannung ultraweit 4:1



Artikelnummer	Typ	Eingangsspannung	Ausgangsspannung	Ausgangsstrom	Wirkungsgrad
4 100 380	DDR-30G-5	9 – 36 VDC	5 VDC	6.00 A	85.0%
4 100 381	DDR-30G-12	9 – 36 VDC	12 VDC	2.50 A	86.0%
4 100 382	DDR-30G-15	9 – 36 VDC	15 VDC	2.00 A	87.0%
4 100 383	DDR-30G-24	9 – 36 VDC	24 VDC	1.25 A	89.0%
4 100 384	DDR-30L-5	18 – 75 VDC	5 VDC	6.00 A	86.0%
4 100 385	DDR-30L-12	18 – 75 VDC	12 VDC	2.50 A	89.0%
4 100 386	DDR-30L-15	18 – 75 VDC	15 VDC	2.00 A	90.0%
4 100 387	DDR-30L-24	18 – 75 VDC	24 VDC	1.25 A	91.0%

Spezifikationen

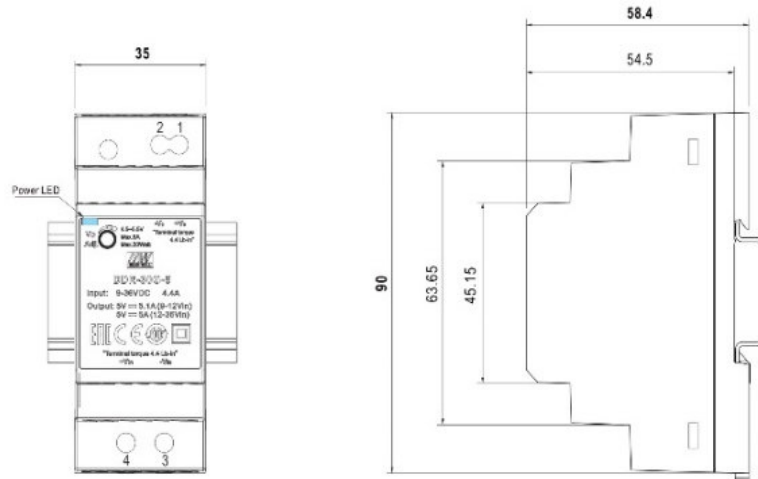
Alle Spezifikationen gelten bei Nominalwerten, Volllast und 25 °C

Eingangsspezifikationen	
Eingangsspannungsbereich	
DDR-30G-xx	9 – 36 VDC
DDR-30L-xx	18 – 75 VDC
Eingangsnennstrom	
DDR-30G-xx	1.5 A bei 24 VDC
DDR-30L-xx	0.8 A bei 48 VDC
Einschaltstromstoss	
DDR-30G-xx	15 A bei 24 VDC
DDR-30L-xx	15 A bei 48 VDC
Externe kapazitive Last (max.)	
DDR-30G-5; DDR-30L-5	3300 μ F
DDR-30G-12; DDR-30L-12	2200 μ F
DDR-30G-15; DDR-30L-15	1500 μ F
DDR-30G-24; DDR-30L-24	1000 μ F

Ausgangsspezifikationen	
Einstellbereich	
DDR-30G-5; DDR-30L-5	4.5 – 5.5 V
DDR-30G-12; DDR-30L-12	9.0 – 13.2 V
DDR-30G-15; DDR-30L-15	13.5 – 16.5 V
DDR-30G-24; DDR-30L-24	21.6 – 28.0 V
Spannungstoleranz	+/- 2%
Ripple	
DDR-30G-5; DDR-30L-5	60 mVp-p
DDR-30G-12; DDR-30L-12	75 mVp-p
DDR-30G-15; DDR-30L-15	75 mVp-p
DDR-30G-24; DDR-30L-24	100 mVp-p
Überlastschutz	110% – 150%
Überspannungsschutz	
DDR-30G-5; DDR-30L-5	5.75 – 7.0 V
DDR-30G-12; DDR-30L-12	13.8 – 16.2 V
DDR-30G-15; DDR-30L-15	17.25 – 20.25 V
DDR-30G-24; DDR-30L-24	28.34 – 34.0 V
Unterspannungsabschaltung	
DDR-60G-xx	Power ON \geq 9V, OFF \leq 8.5 V
DDR-60L-xx	Power ON \geq 18V, OFF \leq 17 V
Eingangsseitig verpolsicher	JA

Allgemeine Spezifikationen	
Betriebstemperaturbereich	-40°C bis +85°C Derating beachten
Lagertemperatur	-40°C bis +85°C
Temperaturkoeffizient	+/- 0.03% / °C (0 – 60°C)
Vibration	10 – 500 Hz, 2G 10 min. / 1 cycle, 60 min. each along X, Y, Z axes
Netzregelung	+/- 0.5%
Lastregelung	
DDR-30G-5; DDR-30L-5	+/- 1.5%
DDR-30G-12; DDR-30L-12	+/- 0.5%
DDR-30G-15; DDR-30L-15	+/- 0.5%
DDR-30G-24; DDR-30L-24	+/- 0.5%
Sicherheit	IEC 62368-1
EMC Emission	
Conducted	EN 55032 Class B
Radiated	EN 55032 Class B
Voltage Flicker	EN 61000-3-3
EMC Immunity	EN55024, EN6100-6-2 (EN50082-2)
ESD	EN61000-4-2, Level 3, 8KVair, Level 3, 6KV, contact A
Radiated	EN61000-4-3, Level 3, A
EFT/Burst	EN61000-4-4, Level 3, A
Surge	EN61000-4-5, Level 3, A
Conducted	EN61000-4-6, Level 3, A
Magnetic Field	EN61000-4-8, Level 4, A
Startzeit	120 ms
Überbrückungszeit	
DDR-30G-xx	7 ms / 24 VDC
DDR-30L-xx	18 ms / 48 VDC
Rise	85 ms
Isolationsspannung	I/P – O/P 4.0 kVDC
Isolationswiderstand	100 M Ohm / 500 VDC
MTBF	483.3 Khrs. min. MIL-HDBK-217F (25°C)
Montage	aufschnappbar auf DIN-Schiene
Abmessungen	35 x 90 x 54.5 mm
Gewicht	0.12 kg

Abmessungen



ADMISSIBLE DIN-RAIL: TS35/7.5 OR TS35/15

Terminal Pin No. Assignment

Pin No.	Assignment
1	DC Output +Vo
2	DC Output -Vo
3	DC Input -Vin
4	DC Input +Vin

Ausgangs-Derating

